

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re application of : THE COMMISSIONER IS AUTHORIZED  
TO CHARGE ANY DEFICIENCY IN THE  
Fees FOR THIS PAPER TO DEPOSIT  
Terumi FUJIYAMA et al. : ACCOUNT NO. 23-0975

Serial No. NEW : **Attn: APPLICATION BRANCH**

Filed October 29, 2003 : Attorney Docket No. 2003\_1501A

SHEET CAPACITOR, IC SOCKET USING  
THE SAME, AND MANUFACTURING  
METHOD OF SHEET CAPACITOR

---

**CLAIM OF PRIORITY UNDER 35 USC 119**

Commissioner for Patents  
P.O. Box 1450  
Alexandria, VA 22313-1450

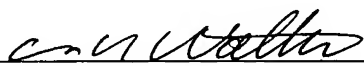
Sir:

Applicants in the above-entitled application hereby claim the dates of priority under the International Convention of Japanese Patent Application No. 2002-315710, filed October 30, 2002, Japanese Patent Application No. 2002-329450, filed November 13, 2002, Japanese Patent Application No. 2002-334824, filed November 19, 2002, Japanese Patent Application No. 2003-004453, filed January 10, 2003, Japanese Patent Application No. 2003-021820, filed January 30, 2003, Japanese Patent Application No. 2003-023773, filed January 31, 2003, Japanese Patent Application No. 2003-134087, filed May 13, 2003, and Japanese Patent Application No. 2003-134088, filed May 13, 2003, as acknowledged in the Declaration of this application.

Certified copies of said Japanese Patent Applications are submitted herewith.

Respectfully submitted,

Terumi FUJIYAMA et al.

By   
Charles R. Watts  
Registration No. 33,142  
Attorney for Applicants

CRW/asd  
Washington, D.C. 20006-1021  
Telephone (202) 721-8200  
Facsimile (202) 721-8250  
October 29, 2003



日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日            2 0 0 2 年 1 0 月 3 0 日  
Date of Application:

出 願 番 号            特 願 2 0 0 2 - 3 1 5 7 1 0  
Application Number:  
[ST. 10/C]:            [ J P 2 0 0 2 - 3 1 5 7 1 0 ]

出      願      人            松 下 電 器 産 業 株 式 会 社  
Applicant(s):

2 0 0 3 年 1 0 月    2 日

特許庁長官  
Commissioner,  
Japan Patent Office

今 井 康 夫



出証番号    出証特 2 0 0 3 - 3 0 8 1 3 5 8



【書類名】 特許願

【整理番号】 2174040032

【提出日】 平成14年10月30日

【あて先】 特許庁長官殿

【国際特許分類】 H01G 9/15

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 藤山 輝巳

【特許出願人】

【識別番号】 000005821

【氏名又は名称】 松下電器産業株式会社

【代理人】

【識別番号】 100097445

【弁理士】

【氏名又は名称】 岩橋 文雄

【選任した代理人】

【識別番号】 100103355

【弁理士】

【氏名又は名称】 坂口 智康

【選任した代理人】

【識別番号】 100109667

【弁理士】

【氏名又は名称】 内藤 浩樹

【手数料の表示】

【予納台帳番号】 011305

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1



【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9809938



【書類名】 明細書

【発明の名称】 シート形電子部品モジュール

【特許請求の範囲】

【請求項 1】 IC の接続用ピンが嵌まり込む貫通孔と、この貫通孔の中で上記 IC の接続用ピンとの電氣的接続が必要な貫通孔内に形成されたコンタクト部と、このコンタクト部を含む配線パターンとを備えた基板と、この基板に実装された電子部品素子からなるシート形電子部品モジュール。

【請求項 2】 IC の接続用ピンが嵌まり込む貫通孔と、この貫通孔の中で上記 IC の接続用ピンとの電氣的接続が必要な貫通孔内に形成されたコンタクト部と、このコンタクト部を含む配線パターンとを備えた導電性の陰極シートと、この陰極シートと同様に形成された導電性の陽極シートと、上記陰極シートと陽極シートの間に設けられた絶縁層と、上記陰極シートと陽極シートに一对の取り出し電極部が夫々接続された少なくとも 1 個以上の電子部品素子と、これらを一体に積層接合した状態で外表面の少なくとも一部を被覆した絶縁性の外装部材からなるシート形電子部品モジュール。

【請求項 3】 陰極シートおよび／または陽極シートの周縁部に補強用の壁を設けた請求項 2 に記載のシート形電子部品モジュール。

【請求項 4】 絶縁層を介して対向して接合された陰極シートと陽極シートに電子部品素子の一对の取り出し電極部を夫々接続したものを 1 組とし、これを複数組積層して一体化した請求項 2 に記載のシート形電子部品モジュール。

【請求項 5】 複数組の積層間に絶縁層を設けた請求項 4 に記載のシート形電子部品モジュール。

【請求項 6】 複数組の電子部品素子の種類および／または特性が夫々異なるようにした請求項 4 または 5 に記載のシート形電子部品モジュール。

【請求項 7】 陰極シートと陽極シートの少なくとも一方と絶縁層に開口部を設け、この開口部内に電子部品素子を配設した請求項 2 に記載のシート形電子部品モジュール。

【請求項 8】 陰極シートならびに陽極シートにテストピンを直接接触させるための開口部を絶縁層に設けた請求項 1 または 2 に記載のシート形電子部品モジュール。



ジュール。

【請求項 9】 IC の接続用ピンと電氣的に接続されるコンタクト部を楕円形とし、この楕円形の長径方向が丸形の IC の接続用ピンの直径より長く、同短径方向が同直径より短いように形成した請求項 1 または 2 に記載のシート形電子部品モジュール。

【請求項 10】 楕円形のコンタクト部の短径方向の両サイドに一对のスリット部を設けた請求項 9 に記載のシート形電子部品モジュール。

【請求項 11】 IC の接続用ピンと電氣的に接続されるコンタクト部を略星形とし、この星形の最大径が丸形の IC の接続用ピンの直径より大きく、同最小径が同直径より小さいように形成した請求項 1 または 2 に記載のシート形電子部品モジュール。

【請求項 12】 シート形電子部品モジュールの中心部に凸部または凹部を形成し、この凸部または凹部内に電子部品素子を配設した請求項 1 または 2 に記載のシート形電子部品モジュール。

【請求項 13】 電子部品素子としてコンデンサ素子を用いた請求項 1 または 2 に記載のシート形電子部品モジュール。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本発明は高速 IC やプロセッサのノイズ吸収、あるいはフィルタ等を使用されるシート形電子部品モジュールに関するものである。

##### 【0002】

##### 【従来の技術】

近年、パーソナルコンピュータや通信機器の高速化が進められている中で、これらに使用される電子部品の小型化や高周波対応化が要求されている。これに伴い電子部品の一つであるコンデンサについても大容量化、低インピーダンス化が必要となり、特に、コンピュータの CPU 駆動用電源回路は、回路設計上、高周波対応としてノイズやリップル電流の吸収性が要求され、低 ESR（等価直列抵抗）化、低 ESL（等価直列インダクタンス）化、耐高リップル電流化、大容量化

を実現することができる電解コンデンサが強く求められており、このような要求に対応するため、CPUの周辺にはCPUに近接する位置に小形のチップ形コンデンサが多数配置されているのが実態であった。

#### 【0 0 0 3】

図15はPentium（登録商標）4で代表されるCPU周りを示したものであり、図15において1はCPUに代表されるIC、2はこのIC1の下面に設けられた接続用ピン、3はICソケット、4はこのICソケット3が半田付けされたプリント配線板であり、このように構成されたCUPに近接するようにチップ形コンデンサ70を実装しているものであった。

#### 【0 0 0 4】

なお、この出願の発明に関連する先行技術文献情報としては、例えば、特許文献1が知られている。

#### 【0 0 0 5】

##### 【特許文献1】

特開昭60-130150号公報

#### 【0 0 0 6】

##### 【発明が解決しようとする課題】

しかしながら上記従来のCPU周りのコンデンサの実装状態では、IC1には478本の接続用ピン2があり、かつICソケット3のプリント配線板4上においてはIC1からの引き出し用の配線パターン（図示せず）が設けられているためにIC1周辺のチップ形コンデンサ70や図示しない他の電子部品の実装位置が遠ざかりつつあると共に、実装面積が不足しつつあるという問題を有していた。

#### 【0 0 0 7】

一方、CPUの動作周波数は上昇の一途をたどっており、ノイズ吸収及び電流供給のために大容量で低ESR、かつ低ESLのチップ形コンデンサをCPUにできるだけ近付けなければならないという相反する状況となっており、現行技術のみでは対応し切れなくなりつつあるというのが実態であった。

#### 【0 0 0 8】

その一要因として、CPUのICソケット3の高さが約3mm、ICソケット3からチップ形コンデンサ70までの距離が数十mmあるため、CPUに対してESLが上昇し、構造上高周波になるほどインピーダンスが上昇し、高周波領域で低ESLのコンデンサの性能を十分発揮できないということが挙げられる。

#### 【0009】

本発明はこのような従来の課題を解決し、大容量で低ESLの電子部品をICのすぐ近傍で接続することにより、ICの周辺回路の実装面積を増やすことができるシート形電子部品モジュールを提供することを目的とするものである。

#### 【0010】

##### 【課題を解決するための手段】

上記課題を解決するために本発明の請求項1に記載の発明は、ICの接続用ピンが嵌まり込む貫通孔と、この貫通孔の中で上記ICの接続用ピンとの電気的接続が必要な貫通孔内に形成されたコンタクト部と、このコンタクト部を含む配線パターンとを備えた基板と、この基板に実装された電子部品素子からなるシート形電子部品モジュールというものであり、この構成により、ICとICソケット間にシート形電子部品モジュールを挟み込むことができるため、シート形電子部品モジュールに電子部品素子を高密度に実装する面積を確保することができるという作用効果を有する。

#### 【0011】

本発明の請求項2に記載の発明は、ICの接続用ピンが嵌まり込む貫通孔と、この貫通孔の中で上記ICの接続用ピンとの電気的接続が必要な貫通孔内に形成されたコンタクト部と、このコンタクト部を含む配線パターンとを備えた導電性の陰極シートと、この陰極シートと同様に形成された導電性の陽極シートと、上記陰極シートと陽極シートの間に設けられた絶縁層と、上記陰極シートと陽極シートに一对の取り出し電極部が夫々接続された少なくとも1個以上の電子部品素子と、これらを一体に積層接合した状態で外表面の少なくとも一部を被覆した絶縁性の外装部材からなるシート形電子部品モジュールというものであり、この構成により、ICの接続用ピンの根元から電子部品素子を接続することができるため、電子部品素子とCPU間の配線によるESLを大幅に下げることができる



いう作用効果を有する。

【 0 0 1 2 】

本発明の請求項 3 に記載の発明は、陰極シートおよび／または陽極シートの周縁部に補強用の壁を設けたというものであり、この構成により、補強部材を用いることなくシート形電子部品モジュールの折り曲げ強度を向上させることができるという作用効果を有する。

【 0 0 1 3 】

本発明の請求項 4 に記載の発明は、絶縁層を介して対向して接合された陰極シートと陽極シートに電子部品素子の一对の取り出し電極部を夫々接続したものを 1 組とし、これを複数組積層して一体化したというものであり、この構成により、I C においては一般的に約 1 / 4 から 1 / 3 が同系統の電源ラインで構成されているために複数の電子部品素子を一括して接続することができるという作用効果を有する。

【 0 0 1 4 】

本発明の請求項 5 に記載の発明は、複数組の積層間に絶縁層を設けたというものである。

【 0 0 1 5 】

本発明の請求項 6 に記載の発明は、複数組の電子部品素子の種類および／または特性が夫々異なるようにしたというものであり、この構成により、種類や特性が異なる複数の電子部品素子を一つのシート形電子部品モジュールに実装することができるという作用効果を有する。

【 0 0 1 6 】

本発明の請求項 7 に記載の発明は、陰極シートと陽極シートの少なくとも一方と絶縁層に開口部を設け、この開口部内に電子部品素子を配設したというものであり、この構成により、シート形電子部品モジュールの薄型化を図ることができるという作用効果を有する。

【 0 0 1 7 】

本発明の請求項 8 に記載の発明は、陰極シートならびに陽極シートにテストピンを直接接触させるための開口部を絶縁層に設けたというものであり、この構成

により、実装部品の回路チェックやコンデンサ素子のエージング工程における電気供給をコンタクト部を経由しないで行うことができ、また I C の接続用ピンと接続されるコンタクト部を生産工程において保護することができるという作用効果を有する。

#### 【0018】

本発明の請求項 9 に記載の発明は、I C の接続用ピンと電氣的に接続されるコンタクト部を楕円形とし、この楕円形の長径方向が丸形の I C の接続用ピンの直径より長く、同短径方向が同直径より短いように形成したというものであり、この構成により、コンタクト部にエッジが無いために亀裂が入り難く、しかも確実な接続が得られるという作用効果を有する。

#### 【0019】

本発明の請求項 10 に記載の発明は、楕円形のコンタクト部の短径方向の両サイドに一对のスリット部を設けたというものであり、この構成により、コンタクト部内に I C の接続用ピンを挿入した際に発生する応力を緩和することができるという作用効果を有する。

#### 【0020】

本発明の請求項 11 に記載の発明は、I C の接続用ピンと電氣的に接続されるコンタクト部を略星形とし、この星形の最大径が丸形の I C の接続用ピンの直径より大きく、同最小径が同直径より小さいように形成したというものであり、この構成により、I C の接続用ピンをコンタクト部内に挿抜する際に、I C の接続用ピンが接触する最小径部分が上下に移動して応力を緩和することができるため、I C の接続用ピンのコンタクト部内への挿抜をスムーズに行うことができるという作用効果を有する。

#### 【0021】

本発明の請求項 12 に記載の発明は、シート形電子部品モジュールの中心部に凸部または凹部を形成し、この凸部または凹部内に電子部品素子を配設したというものであり、この構成により、高さの高い電子部品素子をシート形電子部品モジュール内に実装することができると共に、シート形電子部品モジュールの逆挿入を防止することができるという作用効果を有する。

## 【0022】

本発明の請求項13に記載の発明は、電子部品素子としてコンデンサ素子を用いたものであり、この構成により、低ESLで薄型化を図ったコンデンサ素子をより効率的に使用することができるという作用効果を有する。

## 【0023】

## 【発明の実施の形態】

## (実施の形態1)

以下、実施の形態1を用いて、本発明の特に請求項1, 9, 10に記載の発明について説明する。

## 【0024】

図1は本発明の実施の形態1によるシート形電子部品モジュールとこの使用状態を示した分解斜視図、図2は同シート形電子部品モジュールにICを接続した状態を示した断面図であり、図1、図2において、1はCPUに代表されるIC、2はこのIC1の下面に設けられた接続用ピンを示し、本実施の形態ではPen-tium（登録商標）4（2.8GHz）用のICパッケージとして478ピンのFC-PGA2を用いた例を示したものである。3はICソケット、4はこのICソケット3が半田付けされたプリント配線板である。

## 【0025】

5は本発明のシート形電子部品モジュールであり、このシート形電子部品モジュール5には上記IC1の接続用ピン2が貫通する貫通孔6が設けられ、かつIC1の接続に必要な接続用ピン2が貫通する貫通孔6にのみ、接続用ピン2と導通するコンタクト部7（図中の黒色塗りつぶし部分）が形成された構成となっており、このシート形電子部品モジュール5は、フレキシブルプリント基板8に電子部品素子（本実施の形態ではコンデンサを用いた）9を実装し、これを固定基板10に貼り合わせることによって構成されたものである。

## 【0026】

図3（a）～（d）は上記コンタクト部7の構成を示したものであり、同図（a）はIC1の接続用ピン2と非接触の場合の貫通孔6を示したもので、この場合の貫通孔6の大きさは接続用ピン2の外径の2倍以上の大きさとするのが好

ましく、貫通孔 6 の大きさが大きい程、非接触の信頼性が増すために好ましいものである。

#### 【0 0 2 7】

同図 (b) は I C 1 の接続用ピン 2 と接触して導通することが必要な場合の貫通孔 6 a を示したもので、丸形の接続用ピン 2 の外径に対し、最大径が接続用ピン 2 の直径よりも大きく、最小径が同直径よりも小さい略星形の貫通孔 6 a によりコンタクト部 7 を形成したものであり、接続用ピン 2 と接触する突起部（最小径部分）が接続用ピン 2 の挿抜により上下に移動して応力を緩和することができるため、接続用ピン 2 の挿抜をスムーズに行うことができるようになるものである。

#### 【0 0 2 8】

同図 (c) は同じく I C 1 の接続用ピン 2 と接触して導通することが必要な場合の貫通孔 6 b を示したもので、丸形の接続用ピン 2 の外径に対し、長径方向が接続用ピン 2 の直径よりも大きく、短径方向が同直径よりも小さい略楕円形の貫通孔 6 b によりコンタクト部 7 を形成したものであり、この形状のものはエッジが無いのでコンタクト部 7 へのストレスによる亀裂が入りにくいようになるものである。

#### 【0 0 2 9】

同図 (d) は同じく I C 1 の接続用ピン 2 と接触して導通することが必要な場合の貫通孔 6 b を示したもので、上記図 3 (c) に示した略楕円形の貫通孔 6 b に加え、この貫通孔 6 b が接続用ピン 2 によって広がった場合のストレスを吸収するためのスリット 6 c を貫通孔 6 b の短径方向の両サイドに平行に隣接して設けたものであり、このスリット 6 c により貫通孔 6 b に加える応力を緩和することができるため、接続用ピン 2 の挿抜をスムーズに行うことができるようになるものである。

#### 【0 0 3 0】

以上の (a) ～ (d) のどのタイプのコンタクト部を用いても良いが、単に多角形のコンタクト部でも良いことは言うまでもない。

#### 【0 0 3 1】

このように構成された本実施の形態によるシート形電子部品モジュール 5 は、I C 1 のピン 2 をシート形電子部品モジュール 5 の貫通孔 6 を貫通させ、I C ソケット 3 に装着することにより、コンタクト部 7 を介して I C 1 とシート形電子部品モジュール 5 を導通させることができるものであり、簡単な構成で薄型化を図った電子部品モジュールを実現することができるものである。

#### 【 0 0 3 2 】

(実施の形態 2)

以下、実施の形態 2 を用いて、本発明の特に請求項 2, 3, 7, 8, 13 に記載の発明について説明する。

#### 【 0 0 3 3 】

図 4 は本発明の実施の形態 2 によるシート形電子部品モジュールの構成を示した分解斜視図、図 5 はこのシート形電子部品モジュールに用いられるコンデンサの構成を示した断面図、図 6 は同シート形電子部品モジュールの使用状態を示した分解斜視図、図 7 は同シート形電子部品モジュールに I C を接続した状態を示した断面図である。

#### 【 0 0 3 4 】

図 4 において 1 1 は導電性の陰極シートであり、この陰極シート 1 1 には I C 1 の接続用ピン 2 が貫通する貫通孔 1 2 が設けられ、かつ I C 1 の接続に必要な接続用ピン 2 が貫通する貫通孔 1 2 にのみ、接続用ピン 2 と導通するコンタクト部 1 3 (図中の黒色塗りつぶし部分) が形成され、さらに周縁部 1 4 を略 L 字形に折り曲げて補強した構成となっている。1 5 はこの陰極シート 1 1 の外 (図中の下面) 側に配設された絶縁シート、1 6 は陰極シート 1 1 の内 (図中の上面) 側に配設された高分子材料よりなる絶縁シートであり、この絶縁シート 1 6 の中央部には開口部 2 0 が設けられている。

#### 【 0 0 3 5 】

1 7 は導電性の陽極シートであり、この陽極シート 1 7 には I C 1 の接続用ピン 2 が貫通する貫通孔 1 8 が設けられ、かつ I C 1 の接続に必要な接続用ピン 2 が貫通する貫通孔 1 8 にのみ、接続用ピン 2 と導通するコンタクト部 1 9 (図中の黒色塗りつぶし部分) が形成され、かつ中央部には開口部 2 0 が設けられてい

る。2 1 はシート状のコンデンサ素子であり、2 2 と 2 3 はこのコンデンサ素子 2 1 に設けられた陽極取り出し部と陰極取り出し部である。2 4 は上記陽極シート 1 7 の上面に配設された絶縁シートであり、この絶縁シート 2 4 には I C 1 の接続用ピン 2 が貫通する貫通孔 2 5 が設けられている。

#### 【0 0 3 6】

このような構成の本実施の形態 2 によるシート形電子部品モジュールは、外側に絶縁シート 1 5 を接合した導電性の陰極シート 1 1 の内側に絶縁シート 1 6 と導電性の陽極シート 1 7 を積層接合し、絶縁シート 1 6 と陽極シート 1 7 の中央部に設けられて重なり合った開口部 2 0 内へコンデンサ素子 2 1 を配設すると共に、コンデンサ素子 2 1 の陽極取り出し部 2 2 を陽極シート 1 7 に、同陰極取り出し部 2 3 を陰極シート 1 1 に電氣的に接続した後、上記陽極シート 1 7 を覆うように絶縁シート 2 4 で封止することによって構成されるものである。

#### 【0 0 3 7】

なお、図 4 において 2 6 と 2 7 は上記導電性の陰極シート 1 1 と陽極シート 1 7 に直接テストピンを接触させることができるように絶縁シート 1 5, 2 4 に夫々設けた開口部であり、この開口部 2 6, 2 7 を広く形成することにより、上記コンデンサ素子 2 1 の生産時に必要なエージング工程における電気供給をスムーズに、かつ確実に行うことができるようになるものである。

#### 【0 0 3 8】

なお、上記絶縁シート 1 5, 1 6, 2 4 は、エポキシやメラミン等の絶縁塗料や、P E T, P P, P C シート等の絶縁材料や、P I, P A I 等の耐熱絶縁シートで形成しても良く、また、接着剤（または粘着剤）により貼り合わせ構造にしても良い。また、外装として樹脂成形によって覆ったり、絶縁シートにより表面を被覆したり、コーティング材でコーティングしたり、あるいは絶縁塗料を印刷しても良い。

#### 【0 0 3 9】

また、コンタクト部 1 3 と 1 9 を形成する導電性の陰極シート 1 1 と陽極シート 1 7 は、バネ用リン青銅に金メッキを施したものや、ステンレス等の弾性を有する材料で構成することが好ましいが、銅・鉄・アルミニウムシート、または弾

性フィルムと金属箔をラミネートしたシートで構成しても良い。

#### 【0040】

また、図5は上記シート状のコンデンサ素子21の構成を詳細に示した断面図であり、陽極取り出し部22を設け、かつ表面に誘電体酸化皮膜28を形成した電極体の表面に機能性高分子からなる固体電解質層29を重合により形成し、この表面にカーボンと銀ペイントからなり、陰極取り出し部23となる陰極層が形成された構成とし、厚みは0.1～0.2mm以下に構成され、陰極取り出し部23の上面と下面はサイドに設けた切り欠き部30で導通させているものである。

#### 【0041】

このように構成された本実施の形態2によるシート形電子部品モジュール31は、図6に示すように、IC1の下面に設けられた接続用ピン2をシート形電子部品モジュール31に形成された貫通孔32（貫通孔12, 18, 25が一体化したもの）を貫通させてICソケット3に装着することにより、コンタクト部33（コンタクト部13, 19が一体化したもので、図中の黒色塗りつぶし部分）を介してIC1とシート形電子部品モジュール31を導通させることができるものであり、簡単な構成で薄型化を図ったシート形電子部品モジュール31を提供することができるものである。

#### 【0042】

なお、図7に示すように、上記IC1をシート形電子部品モジュール31に装着した状態では、導電性の陰極シート11と陽極シート17に形成された貫通孔12と18が接続用ピン2よりも大きく形成されているため、貫通孔12と18は接続用ピン2と電氣的に接続しない。さらに、陰極シート11に形成されたコンタクト部13は接続用ピン2と接触して電氣的に接続されるが、この上部の陽極シート17の貫通孔18が大きく形成されているために貫通孔18は接続用ピン2とは接触せず、陰極シート11のみが接続用ピン2と電氣的に接続される。

#### 【0043】

同様に、陽極シート17に形成されたコンタクト部19は接続用ピン2と接触して電氣的に接続されるが、この下部の陰極シート11の貫通孔11aが大きく

形成されているため、貫通孔 11a は接続用ピン 2 と電氣的に接続されず、陽極シート 17 のみが接続用ピン 2 と電氣的に接続されるものである。

#### 【0044】

また、IC1 の接続用陰極ピン 2a はコンタクト部 13 と陰極シート 11 を介してコンデンサ素子 21 の陰極取り出し部 23 に接続され、IC1 の接続用陽極ピン 2b はコンタクト部 19 と陽極シート 17 を介してコンデンサ素子 21 の陽極取り出し部 22 に接続されるものであり、一般的に陽極シート 17 と陽極取り出し部 22 は金属と金属で構成されるため、電気またはレーザ等の溶接や、カシメや、超音波溶着等により接続され、陰極シート 11 と陰極取り出し部 23 は金属と導電性材料で構成されるため、導電性インクや接着剤、または圧接により接続されるものである。

#### 【0045】

(実施の形態 3)

以下、実施の形態 3 を用いて、本発明の特に請求項 4, 5, 6 に記載の発明について説明する。

#### 【0046】

本実施の形態は、上記実施の形態 2 のシート形電子部品モジュールのコンデンサ素子を 2 個積層状態で実装し、かつ夫々のコンデンサ素子の特性が異なるようにしたものであり、この構成以外は実施の形態 2 と同様であるために同一部分には同一の符号を付与してその詳細な説明は省略し、異なる部分についてのみ以下に図面を用いて説明する。

#### 【0047】

図 8 は本発明の実施の形態 3 によるシート形電子部品モジュールの構成を示した分解斜視図、図 9 は同断面図であり、同図において 21 と 37 はシート状のコンデンサ素子を示したものであり、このコンデンサ素子 21 は上記実施の形態 2 と同様に、導電性の陰極シート 11 の内側に絶縁シート 16 と導電性の陽極シート 17 を積層接合し、絶縁シート 16 と陽極シート 17 の中央部に設けられて重なり合った開口部 20 内へコンデンサ素子 21 を配設すると共に、コンデンサ素子 21 の陽極取り出し部 22 を陽極シート 17 に、同陰極取り出し部 23 を陰極



シート 11 に電氣的に接続した後、上記陽極シート 17 を覆うように絶縁シート 24 で封止することによって第 1 のコンデンサモジュールが構成されている。

#### 【0048】

また、上記導電性の陰極シート 11 の下には、絶縁シート 34 と導電性の第 2 の陽極シート 35 を積層接合し、絶縁シート 34 と第 2 の陽極シート 35 の中央部に設けられて重なり合った開口部 36 内へコンデンサ素子 37 を配設すると共に、コンデンサ素子 37 の陽極取り出し部 38 を第 2 の陽極シート 35 に、同陰極取り出し部 39 を陰極シート 11 に電氣的に接続した後、上記陽極シート 17 を覆うように絶縁シート 40 で封止することによって第 2 のコンデンサモジュールが構成されているものである。

#### 【0049】

なお、図 9 において 13 は陰極シート 11 のコンタクト部、19 は第 1 のコンデンサモジュールの陽極シート 17 のコンタクト部、41 は第 2 のコンデンサモジュールの第 2 の陽極シート 35 のコンタクト部を示し、これらのコンタクト部が IC1 の接続用ピン 2 と接触する部分となるものである。

#### 【0050】

このように本実施の形態によるシート形電子部品モジュールは、耐電圧または特性が異なる複数の電子部品（コンデンサ）素子を一つのモジュールの中に一体に形成することができるために、一つの IC1 の異なる電圧の接続用ピン 2 に夫々の耐電圧のコンデンサ素子 21, 37 を一括して接続することができるようになり、より一層の小型・薄型化を図ることができるものである。

#### 【0051】

（実施の形態 4）

以下、実施の形態 4 を用いて、本発明の特に請求項 4, 6 に記載の発明について説明する。

#### 【0052】

本実施の形態は、上記実施の形態 2 のシート形電子部品モジュールのコンデンサ素子を 2 個積層状態で実装し、かつ夫々のコンデンサ素子の特性が異なるようにしたものであり、この構成以外は実施の形態 2 と同様であるために同一部分に

は同一の符号を付与してその詳細な説明は省略し、異なる部分についてのみ以下に図面を用いて説明する。

#### 【0 0 5 3】

図 1 0 は本発明の実施の形態 4 によるシート形電子部品モジュールの構成を示した分解斜視図、図 1 1 は同断面図であり、同図において 1 1 は導電性の陰極シートであり、この陰極シート 1 1 の上に導電性の陽極シート 4 2, 4 3 を夫々その間に絶縁シート 4 4, 4 5 を介して積層し、かつコンデンサ素子 3 7 の陽極取り出し部 3 8 を陽極シート 4 2 に、同陰極取り出し部 3 9 を陰極シート 1 1 に接続し、さらに上記コンデンサ素子 3 7 とは耐電圧または特性が異なるコンデンサ素子 2 1 の陽極取り出し部 2 2 を陽極シート 4 3 に、同陰極取り出し部 2 3 を陰極シート 1 1 に接続した後に絶縁シート 4 6 で封止することによりシート形コンデンサモジュールを構成したものである。

#### 【0 0 5 4】

なお、図 1 1 において 4 7 は陰極シート 1 1 のコンタクト部、4 8 はコンデンサ素子 3 7 の陽極となる陽極シート 4 2 のコンタクト部、4 9 はコンデンサ素子 2 1 の陽極となる陽極シート 4 3 のコンタクト部を示し、これらのコンタクト部が I C 1 の接続用ピン 2 と接触する部分となるものである。

#### 【0 0 5 5】

このように本実施の形態によるシート形電子部品モジュールは、上記実施の形態 3 と同様に、耐電圧または特性が異なる複数の電子部品（コンデンサ）素子を一つのモジュールの中に一体に形成することができるために、一つの I C 1 の異なる電圧の接続用ピン 2 に夫々の耐電圧のコンデンサ素子 2 1, 3 7 を一括して接続することができるようになり、より一層の小型・薄型化を図ることができるものである。

#### 【0 0 5 6】

（実施の形態 5）

以下、実施の形態 5 を用いて、本発明の特に請求項 2 に記載の発明について説明する。

#### 【0 0 5 7】

本実施の形態は、上記実施の形態 2 のシート形電子部品モジュールのコンデンサ素子を複数個実装したものであり、この構成以外は実施の形態 2 と同様であるために同一部分には同一の符号を付与してその詳細な説明は省略し、異なる部分についてののみ以下に図面を用いて説明する。

#### 【0058】

図 1 2 は本発明の実施の形態 5 によるシート形電子部品モジュールの構成を示した分解斜視図、図 1 3 は同断面図であり、同図において 1 1 は導電性の陰極シートであり、この陰極シート 1 1 の上に絶縁シート 1 6 を介して導電性の陽極シート 1 7 を積層し、かつ複数のコンデンサ素子 5 0 の各陽極取り出し部 5 1 を夫々陽極シート 1 7 に接続すると共に、各陰極取り出し部 5 2 を陰極シート 1 1 に接続した後に絶縁シート 1 5, 2 4 で封止することによりシート形コンデンサモジュールを構成したものである。

#### 【0059】

なお、図 1 3 において 5 3 は陰極シート 1 1 のコンタクト部、5 4 はコンデンサ素子 5 0 の陽極となる陽極シート 1 7 のコンタクト部を示し、これらのコンタクト部が I C 1 の接続用ピン 2 と接触する部分となるものである。

#### 【0060】

このように本実施の形態によるシート形電子部品モジュールは、コンデンサ素子 5 0 を複数に分割した構成としているため、シート形電子部品モジュールの反りによって発生するコンデンサ素子 5 0 に加わる応力を緩和することができるようになり、シート形電子部品モジュールを I C 1 に挿入する際に加わるストレスや熱膨張による L C のバラツキを抑制することができるようになるものである。

#### 【0061】

(実施の形態 6)

以下、実施の形態 6 を用いて、本発明の特に請求項 1 2 に記載の発明について説明する。

#### 【0062】

図 1 4 は本発明の実施の形態 6 によるシート形電子部品モジュールとこの使用状態を示した断面図であり、同図において 1 は I C、2 はこの I C 1 に設けられ

た接続用ピン、3はICソケット、4はプリント配線板、55はシート形電子部品モジュールを示し、このシート形電子部品モジュール55の中央部にはICソケット3の空洞部内に嵌まり込む大きさの凹部56が形成されており、この凹部56内に電子部品素子57が実装された構成としたものである。

#### 【0063】

このように本実施の形態によるシート形電子部品モジュールは、シート形電子部品モジュール55内に高さの高い電子部品素子57を実装することができるばかりでなく、シート形電子部品モジュール55を裏返しにして組み込もうとすると接続用ピン2がICソケット3に挿入できなかつたり、また他の電子部品58に接触したりするため、シート形電子部品モジュール55の逆入れを防止することができるようになるものである。

#### 【0064】

##### 【発明の効果】

以上のように本発明によるシート形電子部品モジュールは、ICの接続用ピンが嵌まり込む貫通孔と、この貫通孔の中で上記ICの接続用ピンとの電氣的接続が必要な貫通孔内に形成されたコンタクト部と、このコンタクト部を含む配線パターンとを備えた基板と、この基板に実装された電子部品素子からなる構成としたことにより、IC(CPU)の接続用ピンにシート形電子部品モジュールを貫通させることによってICとICソケット間にシート形電子部品モジュールを挟み込むことができるようになるため、ICの周辺回路の実装面積を増やしたり、大容量で低ESLのコンデンサをICのすぐ近傍で接続することができるようになるものである。

##### 【図面の簡単な説明】

##### 【図1】

本発明の実施の形態1によるシート形電子部品モジュールとこの使用状態を示した分解斜視図

##### 【図2】

同シート形電子部品モジュールにICを接続した状態を示した断面図

##### 【図3】

(a) ~ (d) 同コンタクト部の構成を示した平面図

【図 4】

本発明の実施の形態 2 によるシート形電子部品モジュールの構成を示した分解斜視図

【図 5】

同コンデンサの構成を示した断面図

【図 6】

同シート形電子部品モジュールの使用状態を示した分解斜視図

【図 7】

同シート形電子部品モジュールに I C を接続した状態を示した断面図

【図 8】

本発明の実施の形態 3 によるシート形電子部品モジュールの構成を示した分解斜視図

【図 9】

同断面図

【図 1 0】

本発明の実施の形態 4 によるシート形電子部品モジュールの構成を示した分解斜視図

【図 1 1】

同断面図

【図 1 2】

本発明の実施の形態 5 によるシート形電子部品モジュールの構成を示した分解斜視図

【図 1 3】

同断面図

【図 1 4】

本発明の実施の形態 6 によるシート形電子部品モジュールとこの使用状態を示した断面図

【図 1 5】

従来の CPU 周りの状況を示した分解斜視図

【符号の説明】

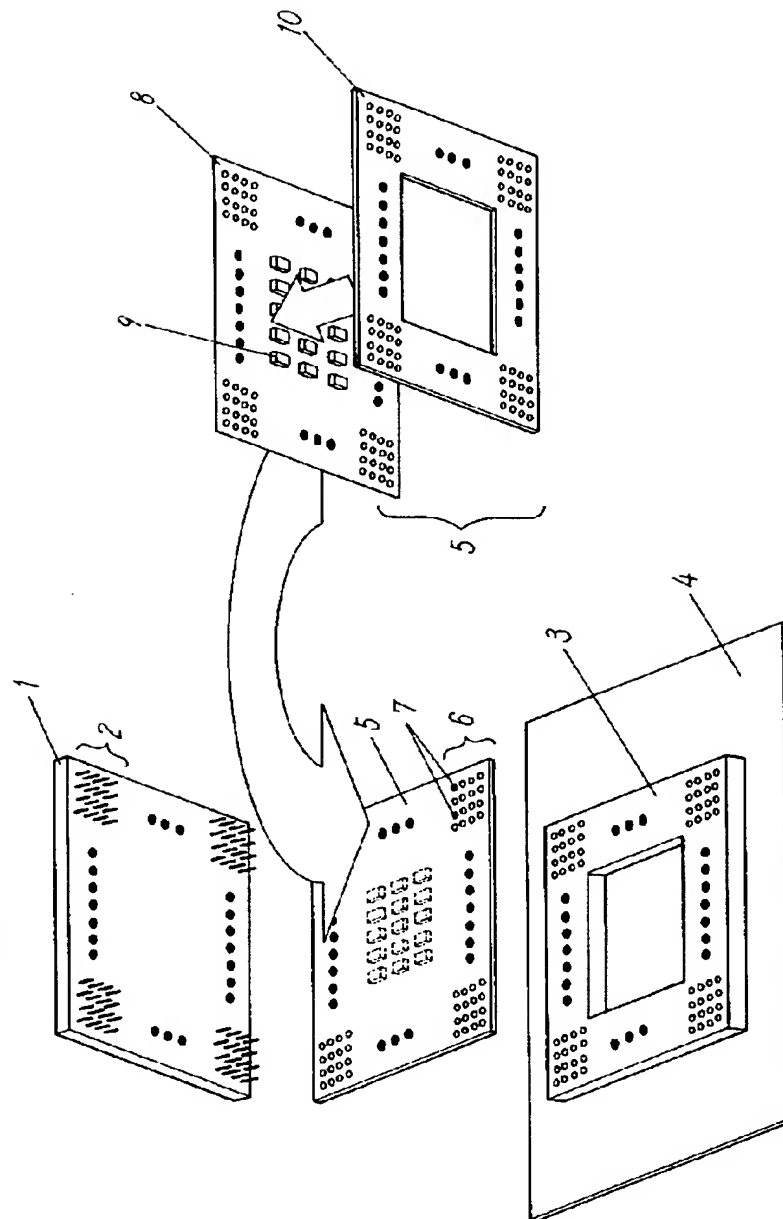
- 1 IC
- 2 接続用ピン
  - 2 a 接続用陰極ピン
  - 2 b 接続用陽極ピン
- 3 ICソケット
- 4 プリント配線板
- 5, 3 1, 5 5 シート形電子部品モジュール
- 6, 6 a, 6 b, 1 1 a, 1 2, 1 8, 2 5, 3 2 貫通孔
  - 6 c スリット
- 7, 1 3, 1 9, 3 3, 4 1, 4 7, 4 8, 4 9 コンタクト部
- 8 フレキシブルプリント基板
- 9, 5 7 電子部品素子
- 1 0 固定基板
- 1 1 陰極シート
- 1 4 周縁部
- 1 5, 1 6, 2 4, 3 4, 4 0, 4 4, 4 5, 4 6 絶縁シート
- 1 7, 4 2, 4 3 陽極シート
- 2 0, 2 6, 2 7, 3 6 開口部
- 2 1, 3 7, 5 0 コンデンサ素子
- 2 2, 3 8, 5 1 陽極取り出し部
- 2 3, 3 9, 5 2 陰極取り出し部
- 2 8 誘電体酸化皮膜
- 2 9 固体電解質層
- 3 0 切り欠き部
- 3 5 第 2 の陽極シート
- 5 6 凹部
- 5 8 他の電子部品

【書類名】

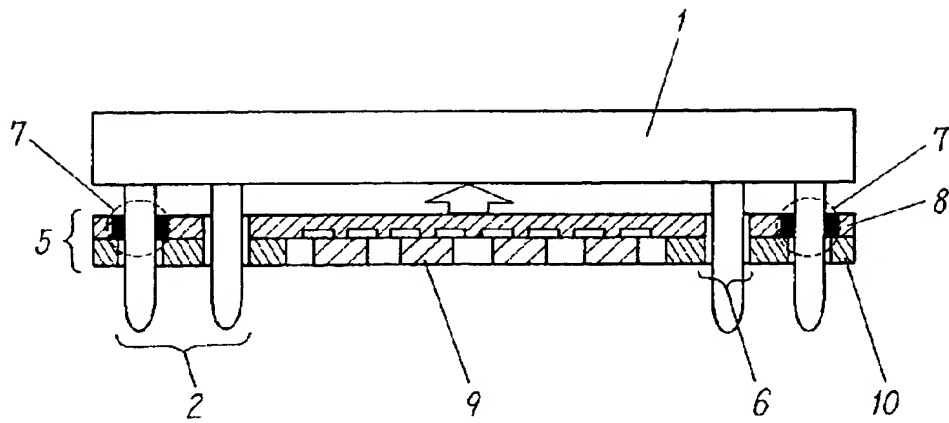
図面

【図1】

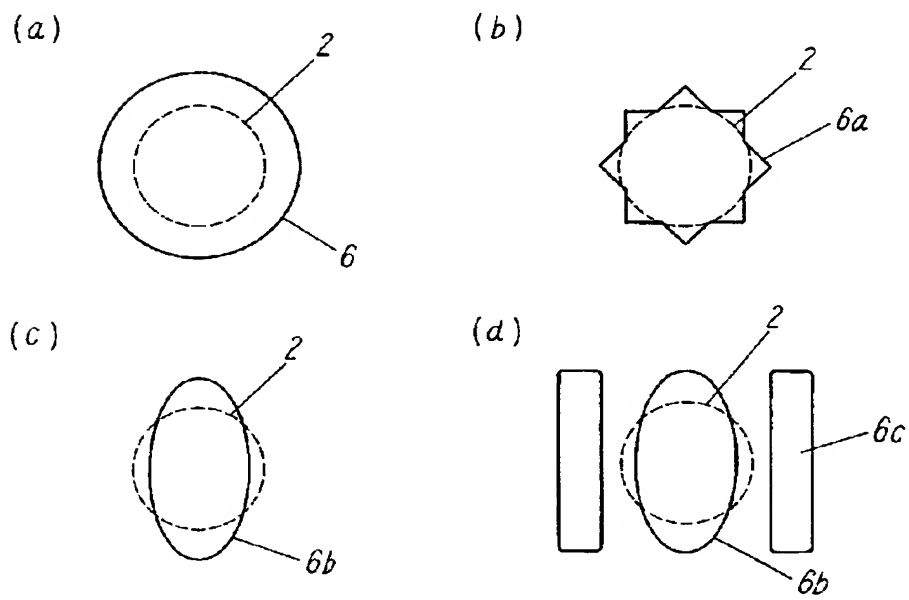
- 1 IC  
 2 接続用ピン  
 3 ICソケット  
 4 プリント配線板  
 5 シート形電子部品モジュール  
 6 貫通孔  
 7 コンタクト部  
 8 フレキシブルプリント基板  
 9 電子部品素子  
 10 固定基板



【図 2】

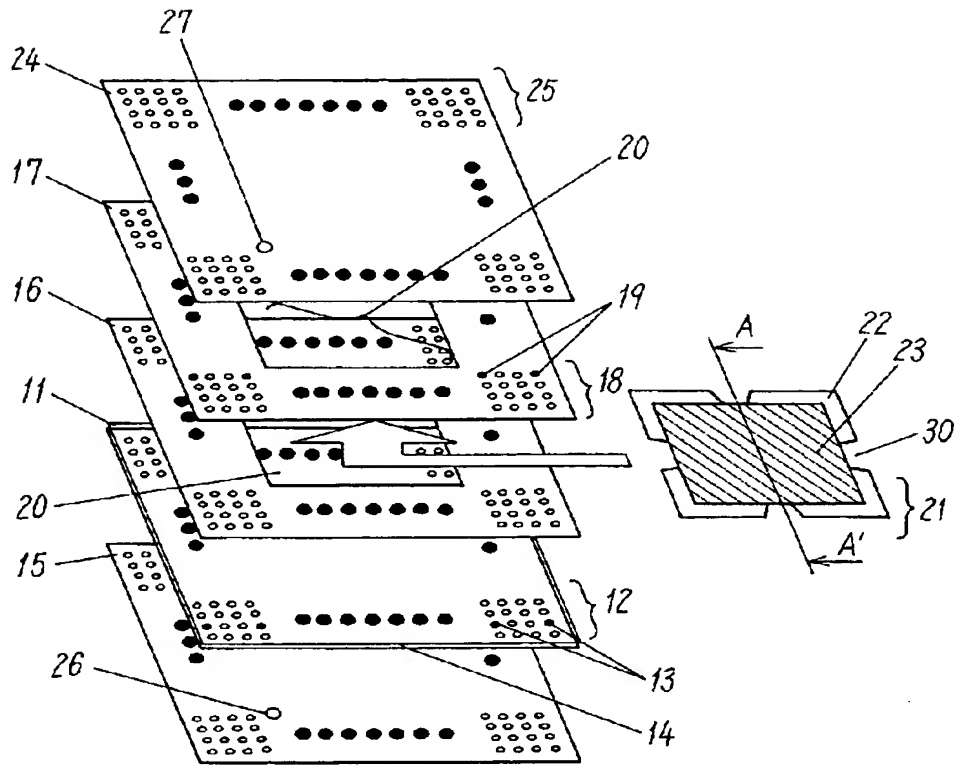


【図 3】

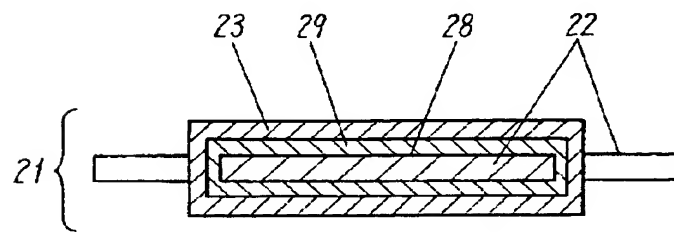




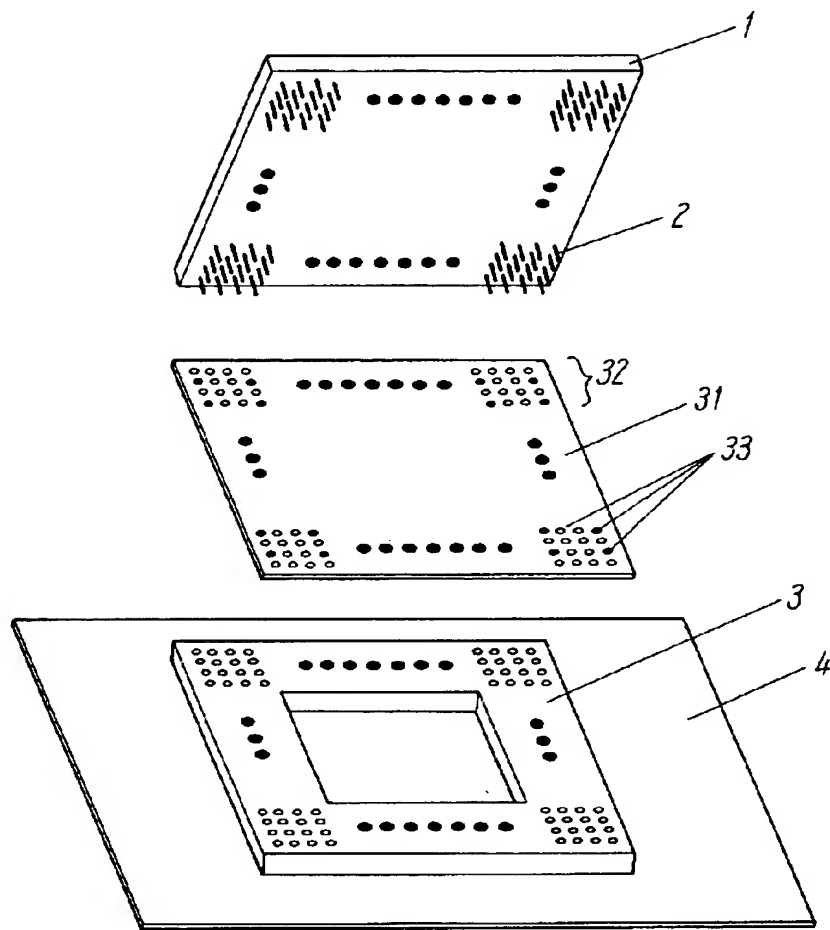
【図 4】



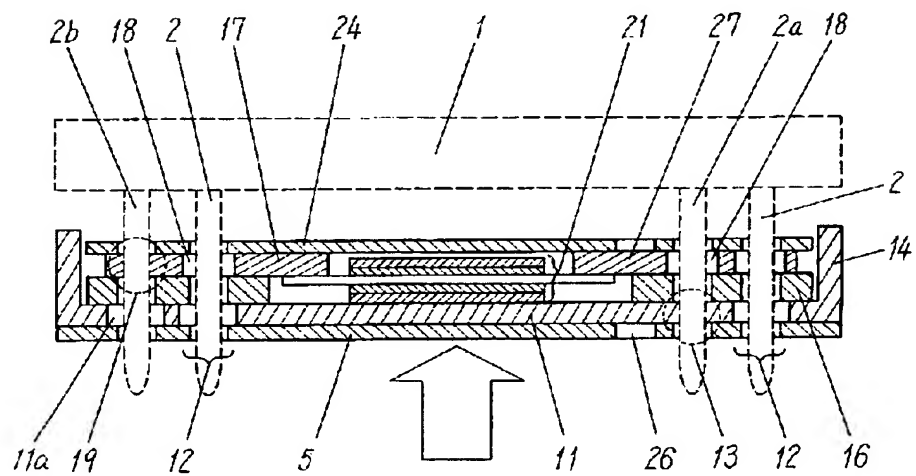
【図 5】



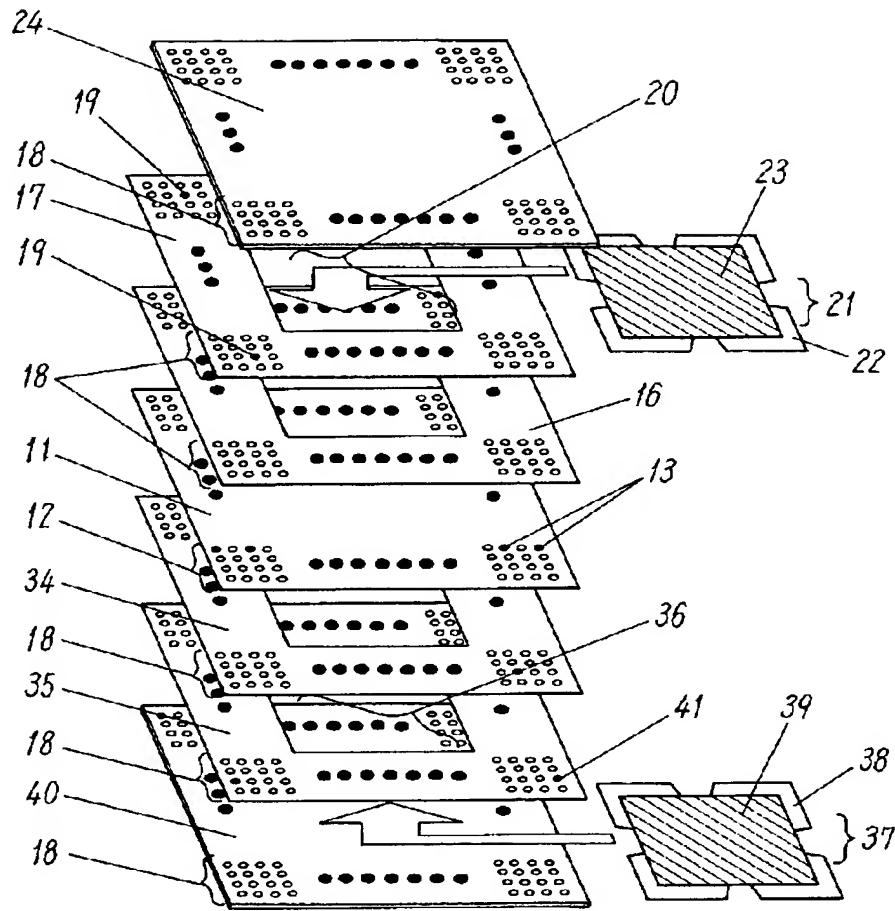
【図 6】



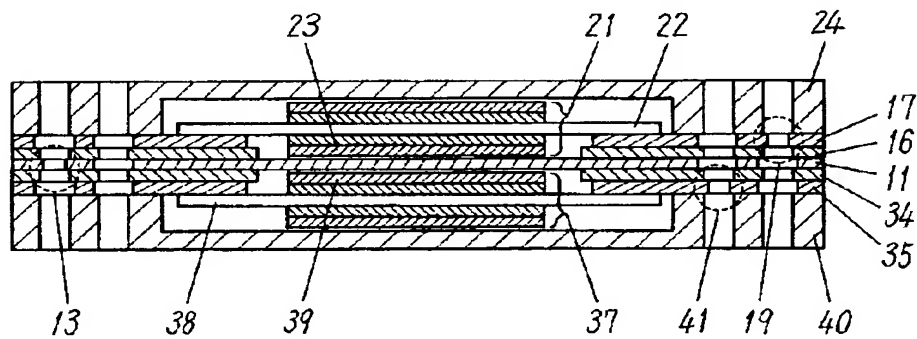
【図 7】



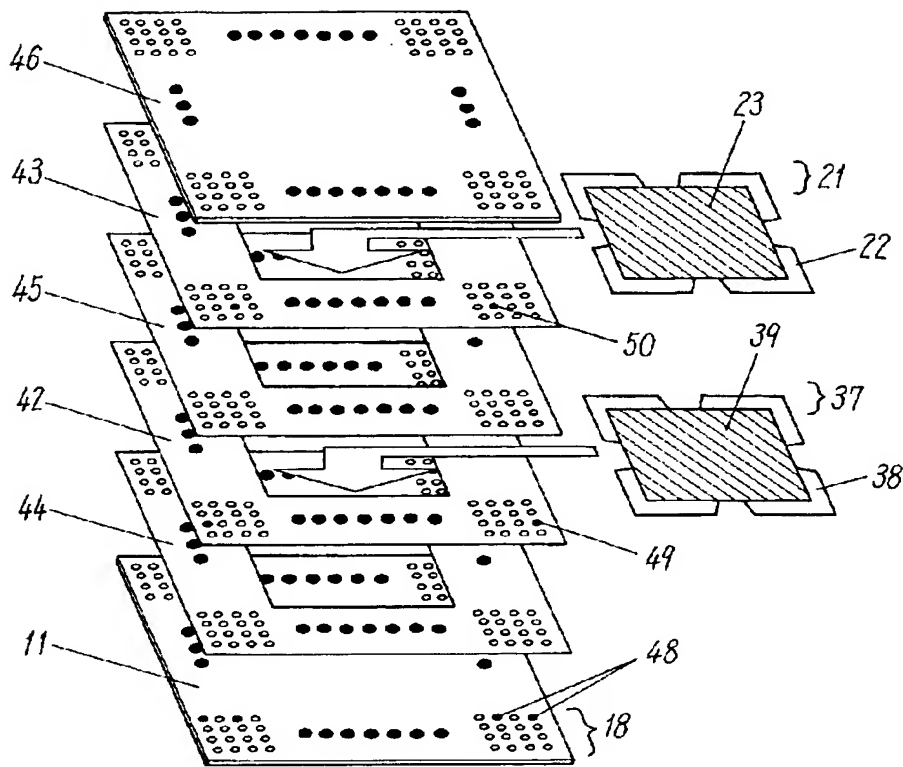
【図 8】



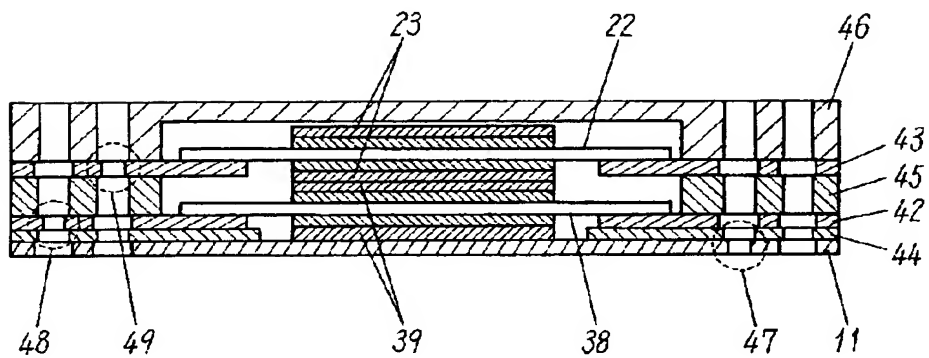
【図 9】



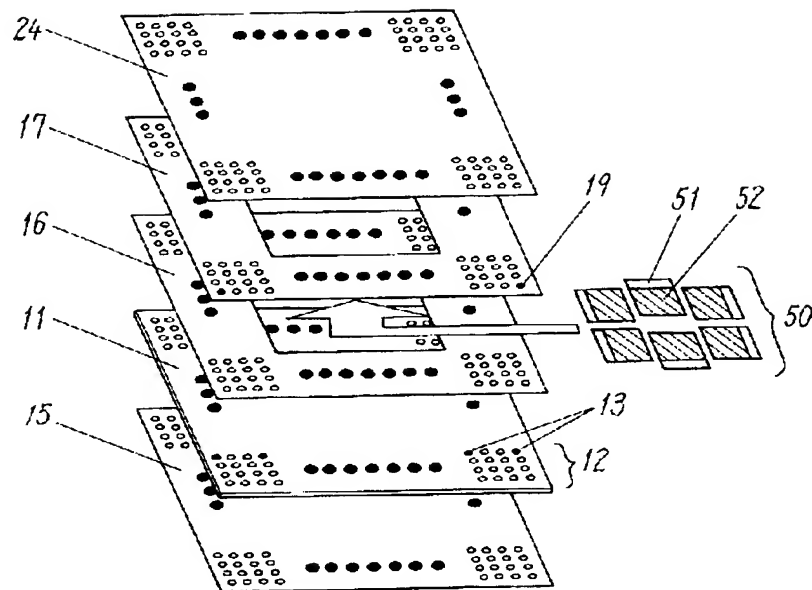
【図 10】



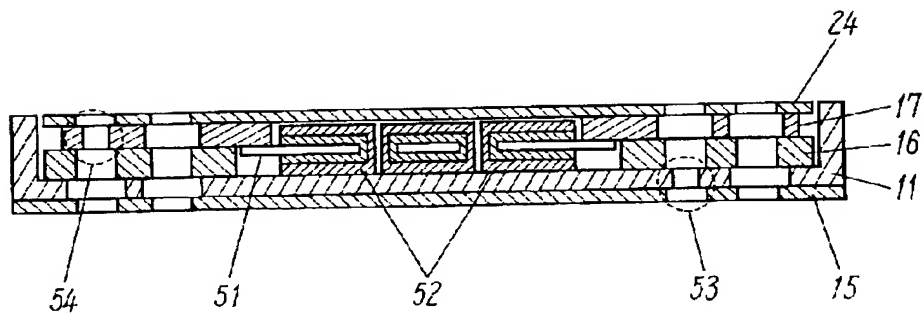
【図 11】



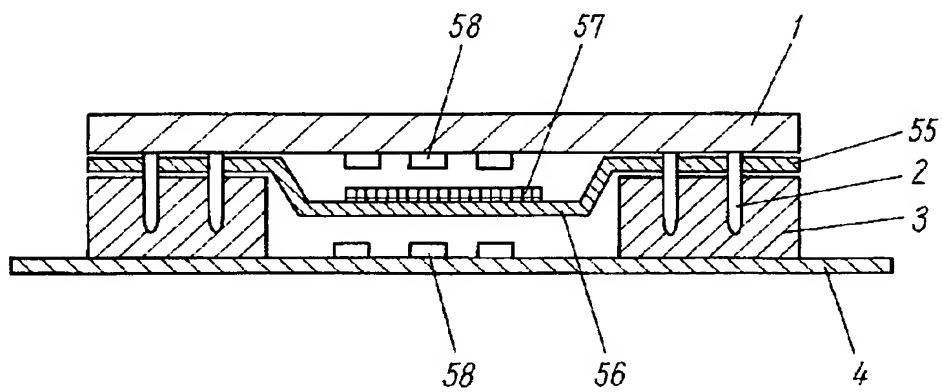
【図 12】



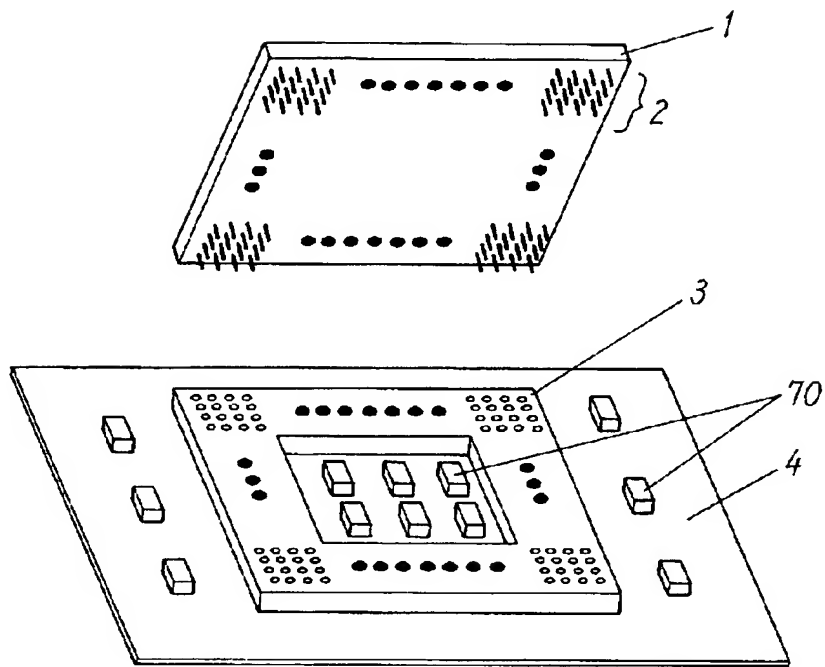
【図 13】



【図 14】



【図 15】



【書類名】 要約書

【要約】

【課題】 I C 周辺回路の実装面積を増やすことにより低 E S L の電子部品を実装することができるシート形電子部品モジュールを提供することを目的とする。

【解決手段】 I C 1 の接続用ピン 2 が嵌まり込む貫通孔 6 と、この貫通孔 6 の中で I C 1 の接続用ピン 2 との電氣的接続が必要な貫通孔内に形成されたコンタクト部 7 と、このコンタクト部 7 を含む配線パターンとを備えた基板 4 と、この基板 4 に実装された電子部品 9 からなる構成としたことにより、I C 1 の周辺回路の実装面積を増やしたり、大容量で低 E S L のコンデンサを I C のすぐ近傍で接続することができる。

【選択図】 図 1

特願 2 0 0 2 - 3 1 5 7 1 0

出 願 人 履 歴 情 報

識別番号

[ 0 0 0 0 0 5 8 2 1 ]

1 . 変更年月日

1 9 9 0 年 8 月 2 8 日

[変更理由]

新規登録

住 所

大阪府門真市大字門真 1 0 0 6 番地

氏 名

松下電器産業株式会社